

(11) Publication number:

04001972 A

Generated Document.

PATENT ABSTRACTS OF JAPAN

(21) Application

number:

02101924

(51) Inti. CI.:

G11B 19/02 G11B 20/10 G11B 20/10

(22) Application date: 18.04.90

(30) Priority:

(43) Date of application

publication:

07.01.92

(84) Designated contracting states: (71)Applicant:

MATSUSHITA ELECTRIC IND CO LTD

(72) Inventor: SOMA YASUTO

Representative:

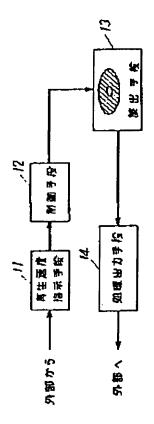
(54) DISK REPRODUCING **DEVICE**

(57) Abstract:

PURPOSE: To output understandable information without lacking any piece of information concerned by providing a reproducing speed instructing means for instructing an optional reproducing speed, a control means for controlling a read means to read out data at that reproducing speed and a processing output means for processing and outputting the data to be outputted.

CONSTITUTION: A data reproducing speed is instructed to the control means 12 by the reproducing speed instructing means 11, and the read means 13 is controlled by the control means 12 to reproduce a data at an instructed reproducing speed. A data is read out of a disk by the read means 13 in accordance with an instruction of the control means 12, and is sent to the processing output means 14, where the received data by the processing output means 14 is specifically processed and outputted. By this method, at the time of fast forward reproducing of a disk, understandable information without lacking any part of the information is outputted.

COPYRIGHT: (C)1992, JPO& Japio



①特許出願公開

⑩ 公 開 特 許 公 報 (A) 平4-1972

®Int. Cl. ⁵

識別記号

庁内整理番号

33公開 平成4年(1992)1月7日

G 11 B 19/02 20/10 3 2 1 Z 3 5 1 Z 7627-5D 7923-5D 7923-5D

審査請求 未請求 請求項の数 3 (全10頁)

公発明の名称 デイスク再生装置

②特 頭 平2-101924

22出 願 平2(1990)4月18日

大阪府門真市大字門真1006番地 松下電器産業株式会社内

大阪府門真市大字門真1006番地

個代 理 人 弁理士 栗野 重孝 外1名

明知音

1. 発明の名称

ディスク再生装置

2. 特許請求の範囲

(1)少なくとも画像データもしくはコンピュータデータを含んだデジタルデータを主データとしてシーケンシャルに記録したディスクからデータを読み出し出力する読出手段と、

任意の再生速度を指示する再生速度指示手段と、 前記再生速度指示手段が指示した再生速度で前 記データを読み出すように前記読出手段を制御す る制御手段と、

前記読出手段から出力されるデータを処理し出 力する処理出力手段と、

を備えたディスク再生装置。

(2)競出手段は、基準クロックを発生する基準 クロック発生手段と、ディスクから読み出した再 生信号から再生クロックを抽出するクロック抽出 手段とを備え、

前記再生クロックの周波数と前記基準クロック

の周波数が等しくなるように前記ディスクからの データ競み出し速度を制御し、

制御手段は、再生速度指示手段が指示する再生速度に応じて基準クロックの周波数を変化させるように前記基準クロック発生手段を制御する請求項1記載のディスク再生装置。

(3)読出手段は、基準クロックを発生する基準 クロック発生手段と、

ディスクから読み出した再生信号から再生クロックを抽出するクロック抽出手段と、 前記再生クロックを入力し、 制御手段の制御に応じて周波数を変化させて出力する周波数変換手段とを備え、

前記周波数変換手段によって周波数を変換された再生クロックの周波数と前記基準クロックの周波数と前記基準クロックの周波数が同じになるようにディスクからのデータ読み出し速度を制御し、

制御手段は、 再生速度指示手段が指示した再生速度に応じて再生クロックの周波数を変化させるように前記周波数変換手段を制御する請求項 1 記載のディスク再生装置。

3. 発明の詳細な説明

産業上の利用分野

本発明は、少なくとも画像データもしくはコンピュータデータを含んだデジタルデータを主データとしてシーケンシ+ルに記録したディスクを再生するディスク再生装置に関するものである。

従来の技術

近年、コンパクトディスク(以下、CDと称す。)に代表されるような、音響信号をアナログデジタル変換して得られる音響データをシーケンシャルに記録するディスクとこれを再生するコンパクトディスクブレーヤ(以下、CDブレーヤと称す。)などのディスク再生装置が広く普及している。また、従来音響データを記録するディスクであったCDに画像データやプログラムなどのコンピュータデータを記録しようという試みがなされている。

以下、CDに画像データを記録する方法の一例 として、コンパクトディスク・インタラクティブ (以下、CD-Iと称す。)のデータ記録方法の

第8図にブロックの構造を示す。これにより得ら れるブロックは、 データアクセスの最小単位とな る。プロック構造化は以下の手順で行う。画像デ ータは第6図のユーザデータ64の領域に記録さ れる。ユーザデータ64のデータ量は2324パ イトであり、 これに合うように画像データを区切 り、同期パターン61, ヘッダ62(アドレスな どを記録), サブヘッダ83(ファイル番号やチ +ンネル番号、 記録されているデータの種類など を記録)などを付加することにより行われる。 つ ぎに、各ブロックを先頭から頭に区切り、CDに おける音響データの記録と同様に第7図に示すフ レーム内のユーザデータ72としてCD-Iディ スクに記録する。 すなわち、 ブロックを先頭より 12パイトずつに分割し、 ユーザデータ72が2 4 パイトに対して 8 パイトの割合で誤り検出訂正 符号73を付加し、誤り検出訂正符号73が付加 されたデータ毎に1パイトのサブコード71を付 加することにより、フレームを形成し、各フレー ムをEFM変類し、同期パターン(図示せず)を

一例について図を参照しながら説明する。 C D ー I は、 C D の主データとして画像データやコンピュータデータを記録できるようにしたものである。 第6 図は C D ー I におけるデータアクセスの最小単位であるブロックのフォーマット図、 第7 図は C D における記録の最小単位であるフレームのフォーマット図である。

第8図において、81は各ブロックの先頭を示す同期パターン、82はブロックのアドレスなどを示すへっが、83はブロック内に記録されている情報の属性を示すサブヘッが、84は画像アータなどのユーザデータ、85は将来の拡張のための予約領域で、0を記録することにする。第7図において、71はフレームのアドレスなどを示すサブコード、72は主データであるユーザデータで、CDではこの領域に音声データを記録する。73はユーザデータ72の誤り検出及び誤り訂正を行うための誤り検出訂正符号である。

画像データをCD-Iに記録する場合、以下のような処理を行う。まず、ブロック構造化を行う。

付加し、 C D - I ディスク上の螺旋状に形成されたトラックに線速度一定でシーケンシャルに記録する。

コンピュータデータを記録する際も同様の方法 により記録する。 ただし、 ブロック構造化の方法 が異なり、 画像データ 記録 時にユーザデータ 8 4 と予約領域 8 5 に 用い な 合計 2 3 2 8 パイト の領域のうち、 2 0 4 8 パイトをユーザデータ領域 はしてコンピュータ データを記録するのに用いる。 り 検出訂正を行うための 誤り検出訂正符号の領域 として 1 アイタ に シーケンシャルに記録され、 C D - I ディスクにシーケンシャルに記録される。

- 発明が解決しようとする課題

しかしながら上記のようにしてコンピュータデ ータや画像データを記録したディスクを早送り再 生する場合、 従来のCDプレーヤと同様に再生線 速度を変えずにトラックキックを行いながら間欠 的にデータを再生する方法では、 実質的に早送り 再生ができないという課題を有していた。

例えば、複数枚の画像データを連続的に記録したCD-Iディスクに対して線速度を変えずにトラックキックを行い間欠的にデータを読み出すという方法を取れば、トラックキックのタイミングによって一枚分の画像データが読み出せず画面上に無意味な画像が表示される可能性があり、また、一枚の画像データを欠落することなく得ようとすれば、トラックキックを行うことができず、結果的に早送り再生ができない。

これは、コンピュータデータを記録した場合も同様である。

本発明はかかる点に鑑み、少なくとも画像データもしくはコンピュータデータを含んだデジタルデータを主データとしてシーケンシ+ルに記録したディスクを早送り再生する際に、情報の欠落を生じることなく人間にとって意味のある情報を出力できるディスク再生装置を提供することを目的とする。

まず、第1図を用いて本発明の概要を説明する。 第1図は本発明のディスク再生装置の概念図で ある。第1図において、11は再生速度を指示す る再生速度指示手段、12は再生速度指示手段1 1から指示された再生速度でディスクを再生する ように読出手段13を制御する制御手段、13は 制御手段の指示にしたがってディスクからデータ を読み出し出力する読出手段、14は読出手段1 3から出力されるデータを受け取り、所定の処理 をした後出力する処理出力手段である。

設出手段13は、少なくとも画像データもしくはコンピュータデータを含んだデジタルデータを主データとしてシーケンシャルに記録したディスクからデータを読み出し、出力する。 読出手段13から出力されたデータは 型出力手段14に入力され、所定の処理を施されて外部に出力される。この際に、外部から再生速度指示手段11を介して再生速度でディスクを再生するように読出手段13を制御し、読出手段13を制御手段1

課題を解決するための手段

本発明は、少なくとも画像データもしくはコンピュータデータを含んだデジタルデータを主アータとしてシーケンシャルに記録したディスの意出手段と、 再生速度を指示する再生速度指示手段と、 再生速度 指示手段が指示した 再生速度でデータを 読出手段 ように読出手段を制御する制御手段と、 読出手段 から出力されるデータを処理し出力する処理出力手段とを備えたディスク再生装置である。

作用

本発明は上記した構成により、以下の手順に基づいてディスクを再生する。 再生速度指示手段は制御手段に対してデータの再生速度を指示する。制御手段は指示された再生速度でデータを再生するように読出手段を制御する。 読出手段は制御手段の指示にしたがってディスクからデータを読み出し、処理出力手段に送る。 処理出力手段は受け取ったデータに対し所定の処理を行い出力する。

実施例

2の制御にしたがってディスクからデータ読み出し速度を変化させてデータを読み出し出力する。 以下、処理出力手段 1 4 は読出手段 1 3 からのデータに対して所定の処理を施し外部に出力する。

このようにして、外部から再生速度を指示された際にディスクからのデータ読み出し速度を変化させることにより、早送り再生時にディスクに記録された少なくとも画像データもしくはコンピュータデータを含んだデジタルデータを取りこぼしなく全て読み出すことができる。

以下、本発明の第1の実施例について、第2図、 第3図を用いて詳細に説明する。

第2図は本発明の第1の実施例におけるディスク再生装置のブロック図、第3図はスイッチ回路 22がオン状態になっている時間と基準クロックの周波数との関係を示す相関図である。 第2図において、21は従来例で示した方法で画像データを記録したCD-Iディスク、22は早送りポタンに連動したスイッチ回路、23はスイッチ回路 22がオン状態である時間に応じて基準クロック

の周波数を変化させるように基準クロック発生回 路24を制御するマイクロプロセッサ、24はマ イクロプロセッサ23の制御に応じて基準クロッ クを発生する基準クロック発生回路、 25 は波形 整形回路29から出力されるパルス信号を入力し、 データ打ち抜きに必要なクロック (以下、再生ク ロックと称す)を作成するクロック抽出回路、2 8は基準クロック発生回路24が発生する基準ク ロックとクロック抽出回路25が出力する再生ク ロックを入力し、スピンドルモータ27やピック アップ28を制御するサーボ回路、 27はCD-I ディスク21を回転させるスピンドルモータ、 28は光学的手段によりCD-1ディスク21か らデータを読み出しアナログ電気信号を出力する ピックアップ、29はピックアップ28から出力 されるアナログ電気信号をパルス信号に整形する 被形整形回路、 2 1 0 はクロック抽出回路 2 5 か ら出力される再生クロックに基づいて放形整形回 路29から出力されるパルス信号からデータを打 ち抜き、同期検出、EFM復興、誤り検出訂正な

再生速度指示手段11に、マイクロブロセッサ23は第1図の制御手段12に、クロック抽出回路24、基準クロック発生回路24、サーボ回路26、スピンドルモータ27、ピックアップ28及び放形整形回路29は第1図の読出手段13に、デジタル信号処理回路210, 分離回路211, 画像処理出力回路212, 音声処理出力回路213及びコンピュータデータ処理回路214は第1図の処理出力手段14にそれぞれ相当する。

以上のように構成された第1の実施例のディス ク再生装置において、以下その動作を説明する。

通常状態では、基準クロック発生回路 2 4 は、4 . 3 2 1 8 M H z の基準クロックを発生している。サーボ回路 2 8 はピックアップ 2 8 に対してフォーカスサーボ。トラバースサーボ、トラッキングサーボを施し、サーボ回路 2 7 に入力する 2 つのクロック、すなわちクロック抽出回路 2 5 から出力される再生クロックと基準クロックの周波数が一致するようにスピンドルサーボを行う。ピックアップ

との処理を行い、第6図に示すサブヘッダ63と ユーザデータ84を出力するデジタル信号処理回 路、211はデジタル信号処理回路210から出 力されたサブヘッダ63とユーザデータ64を入 カレ、サブヘッダ63内に記録されている情報の 種類を示すデータに基づいて画像データの場合は 画像処理出力回路212へ、音響データの場合は 音声処理出力回路213へ、 コンピュータデータ の場合はコンピュータデータ処理回路214へ出 力する分離回路、 212は画像データを入力し、 一画面分のデータを書え、 デジタルアナログ変換 して出力する画像処理出力回路、213は音響デ - タを入力し、一時響え、所定のタイミングでデ ジタルアナログ変換を行い出力する音響処理出力 回路、 214はコンピュータデータを入力し、入 力したコンピュータデータにしたがった処理を行 うコンピュータデータ処理回路である。 第3図に おいて、横軸は時間、縦軸は基準クロックの周波 数である。

第2回において、スイッチ回路22は第1図の

28は光学的手段によりCD-Iディスク21か らデータを読み取り、アナログ電気信号として出 力する。ピックアップ28から出力されたアナロ グ電気信号は波形整形回路29によりパルス信号 に変換され、 デジタル信号処理回路210とクロ ック抽出回路25に入力される。 クロック抽出回 路25は放形整形回路29からのパルス信号を入 力し、 再生クロックを作成し、 サーボ回路26や デジタル信号処理回路210に供給する。 デジタ ル信号処理回路210は、 波形整形回路29から のパルス信号と、クロック抽出回路25からの再 生クロックと、基準クロック発生回路24から基 ` 準クロックを入力し、 クロック抽出回路25から 出力される再生クロックに基づいて波形整形回路 28から出力されるパルス信号からデータを打ち 抜き、 同期検出、 EFM復制を行い、 基準クロッ クを基準として誤り検出訂正などの処理を行い、 第8図に示すサブヘッダ83とユーザデータ84 を分離回路211に出力する。 分離回路211で はサブヘッダ83とユーザデータ84を受け取る

と、サブヘッダ63に記録された、ユーザデータ 8.4に記録されたデータの種類を示すデータを調 べ、画像データが記録されている場合は画像処理 出力回路212へ、音響データが記録されている 場合は音声処理出力回路213へ、コンピュータ データが記録されている場合はコンピュータデー タ処理回路214へ、該当するユーザデータ64 を出力する。 画像処理出力回路212は、 画像デ ータを記録したユーザデータ64を入力し、 画像 アータが一画面分になるまで書え、 蓄えていた画 像データが一画面分になった後、 デジタルアナロ グ変換して画像信号として出力する。 音響処理出 力回路213は音響データが記録されたユーザデ ータ84を入力し、一時蓄え、所定のタイミング でデジタルアナログ変換を行い、音響信号として 出力する。コンピュータデータ処理回路214は コンピュータデータが記録されたユーザデータ9 4を入力し、コンピュータデータの内容を解釈し、 これにしたがって処理を行う。

CD-Iディスク21を再生中に早送りポタン

サーボ回路 2 6 では、基準 クロックと再生 クロックの周波数が同じになるまで、スピンドルモータ 2 7 の周波数を上げる。この結果、CD-Iディスクから読み出されるデータの読み出し速度は、スイッチ回路 2 2 のオン状態が 2 秒以上継続すると、スイッチ回路 2 2 がオフ状態のときの 2 倍になる。

以上の動作により、 早送りポタンを押すことによりスイッチ回路 2 2 がオン状態になると、 C D ー I ディスク 2 1 はオン状態でないときに比べて高速に、 かつ、 データの欠落無しに再生されることになる。

以上のようにこの実施例によれば、 基準クロックを発生する基準クロック発生手段(基準クロック発生可路 2 4) と、 設出手段から出力される再生信号から再生クロックを抽出するクロック抽出手段(クロック抽出回路 2 5) を備え、 クロック抽出手段が出力する再生クロックの周波数と基準クロック発生手段が発生する基準クロックの周波数が等しくなるようにディスク(CD-Iディス

が押されてスイッチ回路22がオン状態になると、 マイクロプロセッサ23は第3図にしたがって基 **準クロックを変化させるように基準クロック発生** 回路24を制御する。すなわち、オン状態になっ ている時間に応じて、はじめ2秒間は指数関数的 に 8 . 4 3 6 M H 2 までクロック周波数を増加させ、 2 秒以降は 8 . 4 3 6 M H z のまま保つように基準 クロック発生回路24を制御する。 基準クロック 発生回路24は、 電圧制御発振器を内蔵しており、 これに加える電圧をマイクロプロセッサ23から - の指示にしたがって変化させることにより基準ク ロックの周波数を変化させる。入力した基準クロ ックの周波数が高くなると、 サーボ回路26では、 再生クロックと基準クロックの周波数を同じに保 つために、 スピンドルモータ27の回転数を上げ る。これによりピックアップ28から読み出され、 波形整形回路29によって波形整形されたパルス 信号の周波数が高くなり、 これに基づいてクロッ ク抽出回路25によって抽出される再生クロック の周波数も高くなる。

ク21)からのデータ読み出し速度を制御してデ ータを読み出し出力する読出手段(基準クロック 発生回路24、クロック抽出回路25、サーボ回 路26,スピンドルモータ27,ピックアップ2 8, 波形整形回路29)と、任意の再生速度を指 示する再生速度指示手段(スイッチ回路22)と、 再生速度指示手段が指示する再生速度に応じて基 準クロックの周波数を変化させるように基準クロ ック発生手段を制御する制御手段(マイクロプロ セッサ23)と、 読出手段から出力されるデータ を処理し出力する処理出力手段(デジタル信号処 理回路210, 分離回路211, 画像処理出力回 路212, 音声処理出力回路213, コンピュー タデータ処理回路214)を設けることにより、 少なくとも画像データもしくはコンピュータデー タを含んだデジタルデータを主データとしてシー ケンシャルに記録したディスクを早送り再生する 既に全データを欠落すること無しに、 2倍速など の任意の速度で再生することができる。

以下、本発明の第2の実施例について、第4図。

第5図を用いて説明する。

第4図は本発明の第2の実施例におけるディス ク再生装置のブロック図、 第5図はスイッチ回路 22がオン状態になっている時間と周波数変換回 路415の係数との関係を示す相関図である。 第 4 図において、21, 22, 25, 27~29, 210~214は第1の実施例と同様のものであ る。43はスイッチ回路22がオン状態である時 間に応じてサーボ回路48に送る再生クロックの 周波数を変化させるように周波数変換回路415 を制御するマイクロプロセッサ、44は常に一定 の周波数の基準クロックを発生する基準クロック 発生回路、 46は基準クロック発生回路44が発 生する基準クロックと周波数変換回路415が出 力する再生クロックを入力し、スピンドルモータ 27やピックアップ28を制御するサーポ回路、 415はクロック抽出回路25から出力される再 生クロックを入力し、マイクロプロセッサ43の 制御に応じて再生クロックに係数倍した周波数の クロック信号をサーポ回路 4 8 に出力する周波数

わち周波数変換回路415から出力されるクロッ ク信号と基準クロック発生回路24が発生する基 **準クロックの周波数が一致するようにスピンドル** サーポを行う。ピックアップ28は光学的手段に よりCD-Iディスク21からデータを読み取り、 読み出されたアナログ電気信号は波形整形回路2 9によりパルス信号に変換され、このパルス信号 はデジタル信号処理回路210とクロック抽出回 路25に入力される。 クロック抽出回路25は波 形整形回路29からのパルス信号を入力し、 再生 クロックを作成し、周波数変換回路415とデジ タル信号処理回路210に供給する。 周波数変換 回路415は周波数シンセサイザを内蔵し、 入力 した再生クロックの周波数に係数倍した周波数の クロック信号をサーボ回路48に出力する。 この 係数は通常1であり、マイクロプロセッサ43に 指示によりその値は変化する。 係数が1の場合入 力した再生クロックと同じ周波数のクロック信号 を出力する。 前述のようにサーポ回路 4.8 はこの クロック信号と再生クロックの周波数が一致する

変換回路である。第5図において、 横軸は時間、経軸は周波数変換回路415の係数である。

第4図において、スイッチ回路22は第1図の 再生速度指示手段11に、マイクロプロセッサ4 3は第1図の制御手段12に、クロック抽出回路 24、周波数変換回路415、基準クロック発生 回路44、サーボ回路46、スピンドルモータ2 7、ピックアップ28及び波形整形回路29は第 1図の競出手段13に、デジタル信号処理回路2 10、分離回路211、画像処理出力回路212、 音声処理出力回路213及びコンピュータデータ 処理回路214は第1図の処理出力手段14にそれぞれ相当する。

以上のように構成された第2の実施例のディスク再生装置において、以下その動作を説明する。 基準クロック再生回路24は、常に4.3218 MH2の基準クロックを発生する。 サーボ回路46はピックアップ28に対してフォーカスサーボ、トラバースサーボ、トラッキングサーボを施し、サーボ回路47に入力する2つのクロック、すな

ようにスピンドルサーボを行う。 以下、 デジタル信号処理回路 2 1 0, 分離回路 2 1 1, 画像処理出力回路 2 1 3, コンピュータデータ処理回路 2 1 4 は、第 1 の実施例と同様に動作し、音声データと画像データはそれぞれ出力され、コンピュータデータは処理される。

CD-Iディスク21を再生中に早送りボタンが押されてスイッチ回路22がオン状態になると、マイクロプロセッサ23は第5図にしたがって周被数変換回路415の係数を変化させる。 すなわち、オン状態になっている時間に応じて、 はじめ2秒間は1から0.5 まま保つように変化させる。 周被数変換回路415では、 この係数の変化に応じて出力するクロック信号の周波数を低くなると、 サーボータクロック信号の周波数を低くなると、 サーボータ27の回路48では、 スピンドルモータ27の回転数を上げ、 再生クロックで28から読み出されたパルス信号では、 2 9 によりピックアップ28から読み出されたパルス信号

の周波数が高くなり、 これに基づいてクロックの周波数が高くなり、 これに基づいてクロックの周波数も高くなり、 これに係数倍した周波数を持つの周波数も高くなる。 サーボ回路26では、 基準クロック信号の周波数が同じになる。 この結果、 るクロック信号の周波数を上げる。 この結果、 C D ー I ディスクから説み出されるデータとのとと、 スイッチ回路22がオフ状態のときの2倍になる。

以上の動作により、早送りポタンを押すことによりスイッチ回路22がオン状態になると、 CD-Iディスク21はオフ状態のときに比べて高速に、 かつ、 データの欠落無しに再生されることになる。

以上のようにこの実施例によれば、 基準クロックを発生する基準クロック発生手段 (基準クロック発生手段 (基準クロック発生回路 4.4) と、 統出手段から出力される再

音声処理出力回路 2 1 3、コンピュータデータ処理回路 2 1 4)を設けることにより、少なくとも画像 データもしくはコンピュータデータを含んだデジタルデータを主データとしてシーケンシャルに記録したディスクを早送り 再生する際に、全データを欠落すること無しに 2 倍速などの任意の速度で再生することができる。

なお、第 1、第 2 の実施例では、ディスクとして C D - I ディスクを用いたが、例えばコンパクトディスクロム (C D - R O M) やレーザディスクロム (L D - R O M) など、シーケンシャルにデジタルデータを記録できるディスクであれば、どのようなディスクでも良い。

また、第1、第2の実施例では、再生速度指示手段として早送りボタンに連動したスイッチ回路を用いたが、たとえば、本発明のディスク再生装置をコンピュータと接続し、コンピュータから再生速度を指示してもよい。

また、第 1、 第 2 の実施例では、 早送り ** タンを押している時間に応じてディスクの再生速度を

生信号から再生クロックを抽出するクロック抽出 手段(グロック抽出回路25)と、再生クロック を入力し、制御手段の制御に応じて周波数を変化 させて出力する周波数変換手段(周波数変換回路 4 1 5) を 備え、 周 波 数 変 換 手 段 が 出 力 す る 周 波 数を変化させた再生クロックの周波数と基準クロ ック発生手段が発生する基準クロックの周波数が 等しくなるようにディスク(CD-Iディスク2 1)からのデータ読み出し速度を制御してデータ を読み出し出力する読出手段(基準クロック発生 回路44. クロック抽出回路25, サーポ回路4 8、スピンドルモータ27、ピックアップ28、 故形整形回路29)と、 任意の再生速度を指示す る再生速度指示手段(スイッチ回路22)と、 再 生速度指示手段が指示する再生速度に応じて再生 クロックの周波数を変化させるように周波数変換 手段を制御する制御手段(マイクロプロセッサ4 3)と、 読出手段から出力されるデータを処理し 出力する処理出力手段(デジタル信号処理回路2 10. 分離回路211, 画像処理出力回路212,

変化させたが、 再生速度の指示の方法はどのようなものでも良い。 例えば、 再生速度を数字で直接指示するなど。

また、第1、第2の実施例において、再生速度を変化させる方法として、サーボ回路に与える基準クロックもしくは再生クロックの周波数を変化させる方法を示したが、再生速度指示手段が指示する任意の再生速度にあわせて再生速度を変化できれば、どのような方法でもよい(例えば、再生クロックを用いずに再生信号からデータを打ち抜くことができるディスクでは、スピンドルモータの回転数を直接変化させるなど)。

また、第1、第2の実施例において、早送りの際の動作を説明したが、再生速度は任意に指定できる。例えば、第1の実施例において、スイッチ回路22として、3倍速再生ボタンに連動するスイッチや、1/2倍速再生ボタンに連動するスイッチなどを設け、3倍速再生ボタンに連動するスイッチなどを設け、3倍速再生ボタンに連動するスイッチがオン状態になったときに基準クロックの周波数を1

特閒平4-1972(8)

2.9654MHzにすると、CD-Iディスク2 1 から読み出されるデータの読み出し速度はスイ ッチ回路22がオフ状態のときの3倍になり(1 $2.9654 \div 4.3218 = 3$), $\sharp t$, 1/2倍速再生ポタンに連動するスイッチがオン状態に なったときに基準クロック発生回路24が発生す る基準クロックの周波数を 2.1609 M H z にす ると、CD-Iディスク21から読み出されるデ ータの読み出し速度はスイッチ回路22がオフ状 態のときの0.5倍になる(2.1609÷4.32 18=0.5)。また、第2の実施例において、同 様に4倍速再生ポタンに連動するスイッチや、1 / 2 倍速再生ポタンに連動するスイッチなどを設 け、4倍速再生ポタンに連動するスイッチがオン 状態になったときに周波数変換回路415の係数 を0.25とすると、CD-Iディスク21から読 み出されるデータの読み出し速度はスイッチ回路 22がオフ状態のときの4倍になり(1÷0.25 = 4)、 1/2倍速再生ポタンに運動するスイッ チがオン状態になったときに周波数変換回路41

がオン状態になっている時間と周波数変換回路の 係数との関係を示す相関図、第6図はCD-Iに おけるデータアクセスの最小単位であるブロック のフォーマット図、第7図はCDにおける記録の 最小単位であるフレームのフォーマット図である。

1 1 ··· 再生速度指示手段、 1 2 ··· 制御手段、 1 3 ··· 基準クロック発生手段、 1 3 ··· 読出手段、 1 4 ··· 処理出力手段。

代理人の氏名 弁理士 栗野 重孝 ほか1名

5 の係数を 2 とすると、 C D - I ディスク 2 1 から読み出されるデータの読み出し速度はスイッチ 回路 2 2 がオフ状態のときの 0 . 5 倍になる (1÷2=0.5)。

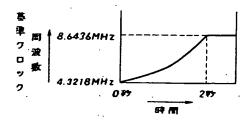
発明の効果

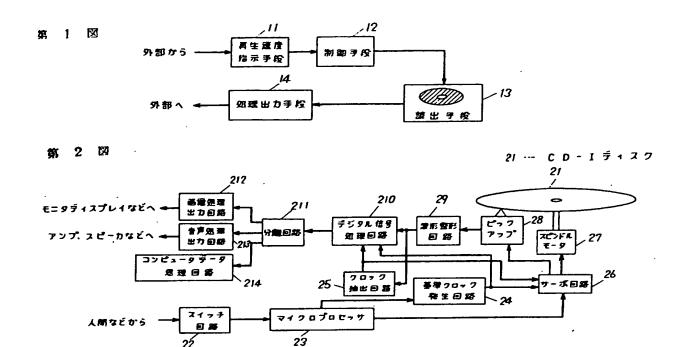
以上説明したように本発明によれば、 少なくとも画像データもしくはコンピュータデータを含んだデジタルデータを主データとしてシーケンシャルに記録したディスクを任意の速度で再生する際に、 情報の欠落を生じることなく人間にとって意味のある情報を出力できるディスク再生装置を提供することができ、 その実用的効果は大きい。

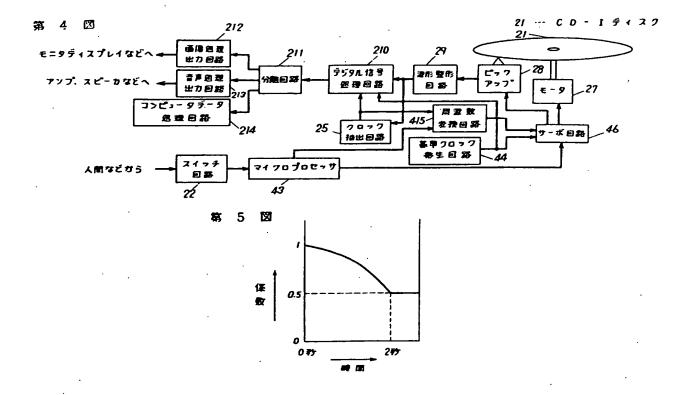
4. 図面の簡単な説明

第1 図は本発明のディスク再生装置の概念を示すプロック図、第2 図は本発明の第1 の実施例におけるディスク再生装置のプロック図、第3 図はスイッチ回路22がオン状態になっている時間と基準クロックの周波数との関係を示す相関図、第4 図は本発明の第2の実施例におけるディスク再生装置のブロック図、第5 図はスイッチ回路2 2

第 3 図



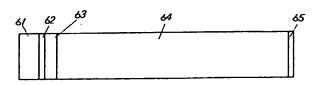




特開平4-1972 (10)

61 … 周期パターン(12 Byte) 62 … ヘッダ(4 Byte) 63 … サラヘッダ(8 Byte) 64 … ユーザデータ(23 24 Byte) 65 … 矛 約(4 Byte)

第 6 図



71 ··· サブコード(I Byte)

72 ... ユーザラータ(12+128yte)

73 … 誤リ長出訂正符号(4+4.8yte)

